



Óbudai Egyetem
Alba Regia Műszaki Kar
Mérnöki Intézet

Tantárgy neve és kódja: SZÁMÍTÓGÉP ARCHITEKTÚRÁK II.		Kreditérték: 4		
Nappali tagozat 2015/16. tanévtől		AMISA21VND		
Szakok melyeken a tárgyat oktatják:		Villamosmérnök alapszak (BSc)		
Tantárgyfelelős oktató:	Dr. Seebauer Márta	Oktatók:	Dr. Seebauer Márta Beszédes Bertalan	
Előtanulmányi feltételek (kóddal)	AMISA11VND		Számítógép architektúrák I.	
Heti óraszámok:	Előadás: 2	Tantermi gyak.: 0	Laborgyakorlat: 2	Konzultáció: -
Számonkérés módja (s,v,f):	évközi jegy			
A tananyag				
<p><i>Oktatási cél:</i> A tantárgy keretében a hallgatók megismerkednek a párhuzamos architektúra osztályokba tartozó processzorokkal és rendszerek-architektúrájával. A tárgy szemléletmódja a tervezési tér koncepcióra épít és előtérbe helyezi a konkrét megvalósítási példák és trendek bemutatását.</p> <p>A tantárgy célja olyan ismeretanyag nyújtása, amelynek birtokában a hallgatók elmélyítik a nagy teljesítményű számítógépek felépítésével kapcsolatos ismereteiket, képesek lesznek mikroprocesszoros kártyák tervezésére, valamint párhuzamos és konkurens programok készítésére.</p> <p><i>Tematika:</i> Párhuzamos architektúrák típusai, felépítése, szerepük és alkalmazásuk napjainkban. A számítógépek teljesítménynövelésének eszközei. ILP párhuzamos architektúrák, futószalag és szuperskalár processzorok. Optimalizáló fordító programok. Többmagos processzorok. Adatpárhuzamos architektúrák. Multiprocesszorok és multiszámítógépek. GRID rendszerek és a cloud technológia. Gyakorlati foglalkozáson mikroprocesszoros rendszer hardver tervezési feladatának megoldása. Párhuzamos programozási gyakorlat megszerzése.</p>				
Előadások:				Hét, nap
A Neumann típusú számítógépek teljesítménykorlátai. A párhuzamosság osztályozása és szintjei. A számítógépek teljesítményét befolyásoló tényezők és a teljesítménynövelés módszerei. A számítógépek teljesítménynövelésének lehetőségei: átlapolt feldolgozás és párhuzamosítás. A hardver és szoftver szintű párhuzamosítás. Utasítás-, szál-, folyamatszint. Ütemezési politika. Adat és funkcionális párhuzamosság. Szemcsézettség fogalma. Amdahl törvénye.				1. szerda
Utasítás szintű párhuzamosítás. Adat-, vezérlés- és erőforrás-függőségek. Statikus és dinamikus utasításütemezés. A párhuzamos kódoptimalizálás feladata és végrehajtási módszerei. A soros konzisztencia fogalma. Statikus és dinamikus utasításütemezés. Optimalizáló fordítóprogramok. Alapblokk ütemezés. Ciklusütemezés. Globális és nyomvonal ütemezés.				2. szerda
Időben párhuzamos végrehajtás alapvető lehetőségei; előlelívás, rendezetlen és rendezett művelet-végrehajtás, futószalagelví utasítás-végrehajtás. Futószalag elve, alapfutószalag. A futószalag általános felépítése. Futószalagelví processzorok teljesítményének értékelése. Műveleti függőség, műveleti késleltetés, műveleti várakoztatás. Behívási függőség, behívási késleltetés, behívási várakoztatás. Ismétlési késleltetés. Futószalagelví processzorok tervezési tere, osztályozása a fokozatok száma és típusa szerint. Futószalag processzorok általános felépítése. Az egyes fokozatok tipikus funkciói és jellemzői.				3. szerda
A szuperskalár és a VLIW architektúra összehasonlítása. A VLIW architektúrák főbb jellemzői. Szuperskalár processzorok. Megjelenésük, fejlődésük, főbb jellemzőik. A szuperskalár feldolgozás főbb feladatai. Párhuzamos dekódolás. Az elődekódolás jelentősége. Kibocsátási ráta és kibocsátási politika: Blokkoló és várakoztatott kibocsátás. Utasítások várakoztatása, kibocsátás és kiküldés. A várakoztatott állományok típusai. Kibocsátáshoz és kiküldéshez kötött operandus-behívás.				4. szerda

Regiszterátnevezés. Az átnevezések nyilvántartási módja. Az átnevezés folyamata kibocsátáshoz és kiküldéshez kötött operandus-behívás esetén. Átnevező pufferek megvalósítása: összevont és külön átnevező regisztertár, ROB és DRIS. Az utasítások párhuzamos végrehajtása és befejeződése. Processzor és memória konzisztencia: erős és gyenge konzisztencia. ROB használata a soros konzisztencia megőrzésére. A kivételkezelés soros konzisztenciája. A pontos és pontatlan megszakításkezelés. Esettanulmányok a szuperskalár processzorok mikro-architektúrájának megvalósítására.	5. szerda
Elágazástípusok: feltétlen és feltételes elágazások. Az elágazások jellemző statisztikai adatai hagyományos és tudományos számítási feladatokban. Grohorsi elágazás-statisztikai becslései. Az elágazás-kezelés alapvető eljárásai.	6. szerda
1. ZH az 1-6. hét anyagából (50 pont)	7. szerda
Programozási nyelvek osztályozása. A párhuzamos és konkurens programnyelvek jellemzői. A párhuzamos architektúrák Flynn-féle és korszerű osztályozása. Adatpárhuzamos architektúrák osztályozása. SIMD architektúrájú számítógépek általános felépítése, jellemzőik. Jellemző géptípusok. Asszociatív architektúrák. Szisztolikus adatpárhuzamos architektúrák. SIMD tömbprocesszorok. Jellemzőik, előnyeik, hátrányai. Az ILLIAC IV felépítése. A vektorprocesszoros számítógépek általános felépítése, fejlődési trendje, jellemző géptípusok. A Cray vektorprocesszoros számítógépek.	8. szerda
Szál- és folyamatszinten párhuzamos architektúrák. Közös címtérű MIMD architektúrák (multiprocesszorok). Dinamikus összeköttetésű hálózatok: busz, buszrendszerek, crossbar és többszintű kapcsolóhálózatok. Blokkoló és a nem blokkoló kapcsolóhálózatok. Gyorsítótár koherencia. SMP architektúra és a szaglászó gyorsítótár. A „Write-Through“ és a MESI gyorsítótár koherencia protokoll. Egységesített tárhozzáférésű (UMA) gépek. A Sun Enterprise 10000 felépítése.	9. szerda
Nem egységesített tárhozzáférésű (NUMA) gépek. A könyvtár alapú gyorsítótár-koherencia protokoll. Koherens gyorsítótár (CC-NUMA) gépek. DASH multiprocesszor architektúrája, a DASH katalógus felépítése, előnyei, hátrányai. A Stanford DASH cache koherencia protokoll algoritmusai. SGI Origin 2000 felépítése, jellemzői. Topográfiaja, a cache koherencia protokoll elvi alapjai.	10. szerda
Láncolt könyvtár alapú (SCI) gyorsítótár-koherencia protokoll. Sequent NUMA-Q multiprocesszor architektúrája, az SCI katalógus felépítése, előnyei, hátrányai. Csak gyorsítótár-hozzáférésű (COMA) gépek. Hibrid architektúrájú vektorprocesszoros gépek. Az Earth Simulator felépítése.	11. szerda
Osztott memóriájú MIMD architektúrák. Multiszámítógépek általános felépítése, típusai és jellemzői. Az MPP rendszerek általános jellemzői, alkalmazási területei. Jellemző topográfiaik. A Cray T3E felépítése. Az USA ASCI programja, és ennek keretében fejlesztett szuperszámítógépek. Munkaállomások klasztere (COW architektúrák). Központosított és elosztott klaszterek. Klaszterek kommunikációs szoftverei. Grid rendszerek. Számítási felhők (cloudok)	12. szerda
2. ZH a 8-12. hét anyagából (50 pont)	13. szerda
Összefoglalás. Pótlások.	14. szerda
Laboratóriumi gyakorlat tematika:	Hét
Mikroprocesszoros kártya tervezése elektronikus fejlesztői környezetben, önálló feladat megoldása, dokumentálása (50 pont). Ellenőrző tesztek megírása (5x5 pont).	1-9. péntek
Szünet	10. péntek
Párhuzamos programozás P-GRADE rendszerben, önálló feladat megoldása, dokumentálása	11-13. péntek
Feladatbeadás. Összefoglaló ellenőrző teszt (25 pont)	14. péntek

Évközi követelmények (feladat, zh. dolgozat, esszé, prezentáció, stb)

Évközi jegy feltétele:

Mindkét ZH minimum 50%-os teljesítése. Amennyiben a hallgató a két ZH-ból a 25%-ot nem éri el, a féléve érvénytelen. Amennyiben a hallgató a két ZH-ból elérte a 25 %-ot, de teljesítése 50 % alatti, évközi jegy pótlása lehetséges a TVSZ előírásai szerint.

A laboratóriumi gyakorlatokra a hallgató köteles az adott téma elméletéből, illetve az előző gyakorlatok anyagából felkészülten megjelenni. A laboratóriumi gyakorlat megkezdésekor, vagy a téma befejezésekor a hallgatók ellenőrző tesztet írnak. Az évközi jegy feltétele a tesztek 50%-os teljesítése.

A laboratóriumi gyakorlatra előírt házi feladatok beadása legkésőbb a 11., illetve a 14. héten, és minimum 50%-ra történő megvédése. Határidő előtt beadott feladatra a hallgató hetenként +10% pontot kap. Határidő után beadott feladat pontszámából hetenként 10% levonásra kerül.

A pótlás módja: Igazoltan mulasztott ZH-k pótlása a 14. héten. Az igazolást az akadályoztatás megszűnése után 5 munkanapon belül a tantárgyfelelős oktatónak be kell mutatni.

Az elégtelen évközi jegyek pótlása vizsgaidőszakban aláíráspótló vizsgán a TVSZ előírásai szerint.

Az évközi jegy kialakításának módja: Az évközi jegy a ZH-k, házi feladatok és tesztek összesített pontszáma

200-176 pont	jeles
175-151 pont	jó
150-126 pont	közepes
125-101 pont	elégséges
100-0 pont	elégtelen

Irodalom:

Kötelező:

1. Tannenbaum A. S.: Számítógépek architektúrák. Panem Kiadó, Budapest, 2006.
2. www.lpds.sztaki.hu
3. www.top500.org

Ajánlott

4. Sima-Fountain-Kacsuk: Korszerű számítógép-architektúrák. - SZAK, 1998.
5. D. Sima, T. Fountain, P. Kacsuk: Advanced Computer Architectures, Addison-Wesley, 1997
6. <http://www.cadsoftusa.com/>
7. <http://www.alldatasheet.com/>

Egyéb segédletek:

A kurzus módszertani segédlete a Moodle rendszerben.

*Dr. Seebauer Márta
egyetemi docens*