

<b>Óbudai Egyetem</b>		Alba Regia Műszaki Kar		
Tantárgy neve és kódja:		Elektronikai gyártás és tesztelés AMIEG11VLD		
Levelező tagozat 2018/2019. tanév 1. félév		<b>Kreditérték: 4</b>		
Szakok melyeken a tárgyat oktatják: <i>Villamosmérnök</i>				
Tantárgyfelelős oktató:	Dr. Györök György	Oktatók:	Beszédes Bertalan	
Előtanulmányi feltételek: (kóddal)				
Heti óraszámok:	Előadás: 0	Tantermi gyak.:0	Laborgyakorlat: 2	Konzultáció:
Számonkérés módja (s,v,f):	évközi jegy			
<b>A tananyag</b>				
<i>Oktatási cél:</i> Az elektronikai ipar által alkalmazott jellemző technológiák, műveletek a felhasznált anyagok és tervezési eljárások bemutatása. A szerelési technológiák bemutatása, gyakorlása. Nyomtatott hordozó lemezek tervezési ismeretei. Kétoldalas és többretegű NYHL tervezés gyakorlása				
<i>Oktatási cél elérését szolgáló feladatok:</i> Rajzi ismeretek Anyagismeret, bemutatással, Forrasztás és kiforrasztás gyakorlása. Préselt kötések. NYHL tervező program bemutatása és használatának begyakorlása				
<i>Féléves feladat:</i> A félév során elhangzottak elmélyítésére és önálló alkalmazására a hallgatók önálló (házi)feladatot készítenek, amelyet az alábbi két lépésben és ütemezéssel kell bemutatniuk: a feladat kapcsolási rajzának elkészítése, a feladat nyáktervének elkészítése. Az elvárt dokumentumok felépítéséről, tartalmáról az 1. oktatási hét előadásán a hallgatók részletes tájékoztatót kapnak. A feladatot a laborban kell bemutatni, a dokumentációt digitális formában kell elküldeni.				
<b>Témakör:</b>			<b>száma</b>	<b>Óra</b>
Féléves feladat kiosztása, áramkör tervezése, szoftver tervezése			<b>1.</b>	<b>3</b>
A tervezett áramkör működő modelljének bemutatása Nyomtatott huzalozású kártya tervezése			<b>2.</b>	<b>3</b>
Tervezett áramkör szerelése, élesztése, mérése, dokumentálása			<b>3.</b>	<b>3</b>
Félév értékelése			<b>4.</b>	<b>3</b>
<b>Félévközi követelmények</b>				
Egy NYHL tervezési feladat beadása, dokumentálása. Az elfogadás feltétele a tervezési feladat elégségesnél jobb értékelése. Ez alapján gyakorlati jegyet kapnak.				
<b>A gyakorlatok látogatása kötelező, ezt rendszeresen ellenőrizni fogjuk</b>				
<b>Tájékoztató:</b> Az Egyetem e-learning rendszerén (elearning.uni-obuda.hu) Elektronikai technológia laboratórium tárgya alatt található elektronikus jegyzetek, segédanyagok, feladatlapok, feladatsorok.				
<b>Ajánlott:</b> <a href="http://www.uni-obuda.hu/users/grollerg/Elektronikaitechnologia/">http://www.uni-obuda.hu/users/grollerg/Elektronikaitechnologia/</a> Dr. Mojzes Imre (szerk): Mikroelektronika és elektronikai technológia MK 1995 Illyefalvi-Vitéz Zsolt, Ripka Gábor, Harsányi Gábor: Elektronikai Technológia CD-ROM, Műegyetemi Kiadó, Budapest, 2001 Grosz Imre: Élő Digitronika kijelölt fejezetei.				
<b>Pótlási lehetőségek:</b>				
A vizsgaidőszak első hetében a kiadott feladatok megoldásával egyszer pótolható. Elfogadás 2-es szint felett.				

Székesfehérvár, 2018. 06.